

Kapitel 3.3: Externes Sortieren

Professor Dr. Petra Mutzel
Lehrstuhl für Algorithm Engineering, LS11

7. VO

25. April 2006

Motivation

„Warum soll ich hier bleiben?“

Externspeicher: Neue Denkweise!!!

„Warum soll mich das interessieren?“

Externe Algorithmen werden immer wichtiger!!!

2

Überblick

- Wiederholung HeapSort
- ADT Priority Queue

- Motivation Externspeicher-Algorithmen

- Das Externspeichermodell

- I/O Analyse von MergeSort und HeapSort

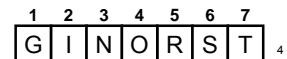
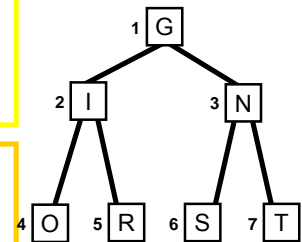
- k-Multiway MergeSort

3

Analyse HeapSort

```
procedure HEAPSORT () {  
  CREATEHEAP()  
  for k := n ... 2 {  
    vertausche A[1] und A[k]  
    SIFTDOWN (1, k-1)  
  }  
}
```

CreateHeap:
 $O(n)$
Schleife:
 $O(n)$ mal
Pro Schleife:
 $O(\log n)$
 $\rightarrow O(n \log n)$



4

Der ADT Priority Queue

„Prioritätswarteschlange“

- **Wertebereich:** Menge von Elementen, für die eine Ordnung definiert ist.

- **Operationen:**

- Initialisieren
- Einfügen eines Elements
- Minimum Suchen (AccessMin)
- Minimum Entfernen (DeleteMin)

5

Realisierung des ADT Priority Queue

- **mittels eines Heaps (MinHeap) in Array**

- **Operationen:**

- Initialisieren
- Minimum Suchen (AccessMin): Wurzel: $\Theta(1)$
- Minimum Entfernen (DeleteMin): kopiere letztes Element an Wurzel, SIFTDOWN(1): $\Theta(\log n)$
- Einfügen eines Elements: füge hinten ein, Aufruf von SIFTUP(n): $\Theta(\log n)$

6

Externspeicheralgorithmen

- Motivation
- Das Externspeichermodell

7

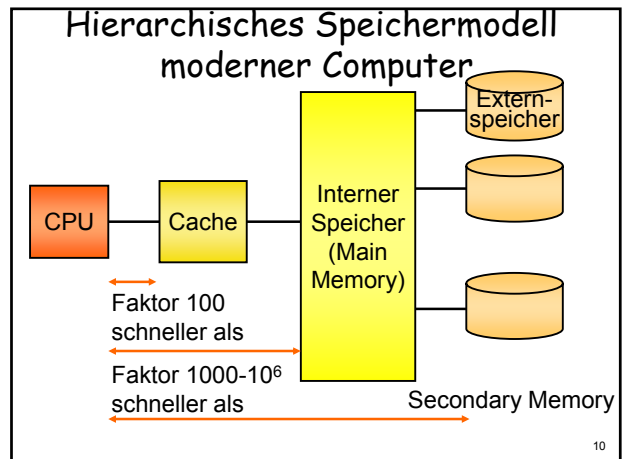
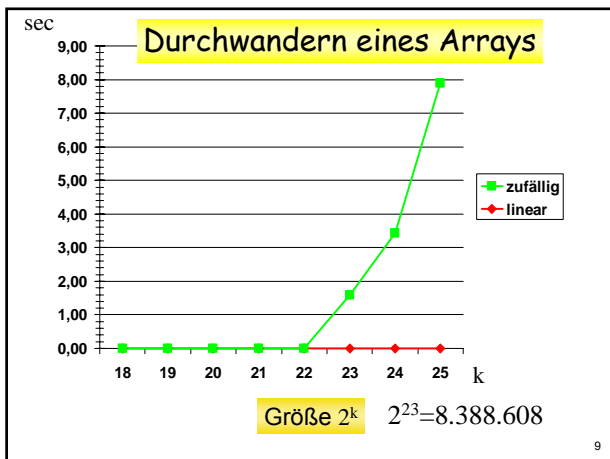
Durchwandern eines Arrays

```
for i=1,...,N: D[i]:=i
C:=Permute(D)
```

```
Lineares Durchlaufen:
for i=1,...,N: A[D[i]]:=A[D[i]]+1
```

```
Zufälliges Durchlaufen:
for i=1,...,N: A[C[i]]:=A[C[i]]+1
```

8



Probleme klassischer Algorithmen

- Ein Zugriff im Hauptspeicher spricht jeweils eine Speicherzelle an und liefert jeweils eine Einheit zurück
- Ein Zugriff im Externspeicher (ein I/O) liefert jeweils einen ganzen Block von Daten zurück
- Meist keine Lokalität bei Speicherzugriffen, und deswegen mehr Speicherzugriffe als nötig

11

Problem ist aktueller denn je, denn

- Geschwindigkeit der Prozessoren verbessert sich zwischen 30%-50% im Jahr;
- Geschwindigkeit des Speichers nur um 7%-10% pro Jahr
- „One of the few resources increasing faster than the speed of computer hardware is the amount of data to be processed.“

12

Donald E. Knuth: The Art of Computer Programming 1967 (Neuaufgabe 1998):

When this book was first written, magnetic tapes were abundant and disk drives were expensive. But disks became enormously better during the 1980s,.... Therefore the once-crucial topic of patterns for tape merging has become of limited relevance to current needs. Yet many of the patterns are quite beautiful, and the associated algorithms reflect some of the best research done in computer science during its early years; The techniques are just too nice to be discarded abruptly onto the rubbish heap of history. ... Therefore merging patterns are discussed carefully and completely below, in what may be their last grand appearance before they accept a final curtain call.

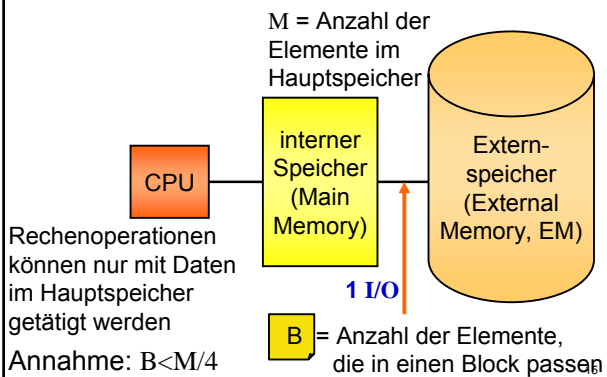
13

Pavel Curtis in Knuth: "The Art of Computer Programming" 1967 (Neuaufgabe 1998):

For all we know now, these techniques may well become crucial once again.

14

Das Externspeichermodell



16

Analyse von Externen Algorithmen

- Anzahl der ausgeführten I/O-Operationen
- Anzahl der ausgeführten CPU-Operationen im RAM-Modell
- Anzahl der belegten Blöcke auf dem Sekundärspeicher

Ziele beim Entwurf Externer Algorithmen

- **Interne Effizienz:**
 - Anzahl der RAM-Operationen vergleichbar zu den besten internen Algorithmen
- **Örtliche Lokalität:**
 - Ein r/w Block sollte möglichst viele nützliche Daten enthalten
- **Zeitliche Lokalität:**
 - Daten, die im internen Speicher sind, sollten möglichst verarbeitet werden, bevor sie wieder herausgeschrieben werden.

17

I/O-Komplexität im EM-Modell

- Einlesen einer Menge von N Elementen benötigt mindestens $\Theta(N/B)$ I/O's
- I/O-Komplexität von HeapSort: $\Theta(???)$

18

I/O-Komplexität des HeapSort

Create-Heap():

- $O(N)$ I/Os

HeapSort():

- Anzahl der I/Os pro Schleifendurchgang: $O(1 + \log N)$ I/Os
- über alle N : $O(N \log N)$ I/Os

19

I/O-Komplexität im EM-Modell

- Einlesen einer Menge von N Elementen benötigt mindestens $\Theta(N/B)$ I/O's

- I/O-Komplexität von HeapSort: $\Theta(N \log N)$ I/O's

- I/O-Komplexität von MergeSort:

20

I/O-Komplexität des MergeSort

Merge-Phase:

- Verschmelzen der Teilfolgen S_1 und S_2 : $O((|S_1| + |S_2|)/B)$ I/Os
- Anzahl der I/Os auf einer Stufe: $O(N + N/B)$ I/Os
- über alle Schichten: $O((N + N/B) \log N)$ I/Os

Dies kann man leicht verbessern!

Achtung: wir verwenden ganzzahlige Division, d.h. abgerundet₁

22

Externer Merge-Sort

1. Verbesserung: Verhindere in der Run-Formationsphase 1-elementige Mengen!

- Beende die Aufteilung bei Teilmengen der Länge M
- Lade die N/M Stücke nacheinander in das Main Memory
- Sortiere diese im Main Memory
- Schreibe die sortierte Teilfolge zurück nach EM

22

Externer Merge-Sort

- Beende die Aufteilung bei Teilmengen der Länge M
- Lade die N/M Stücke nacheinander in das Main Memory
- Sortiere diese im Main Memory
- Schreibe die sortierte Teilfolge zurück nach EM

- Diese Aufteilung kostet zusätzlich: $O((N/M)(M/B + 1)) = O(N/B)$ I/Os für das Hin- und Herkopieren (das Sortieren an sich kostet kein I/O)
- Anzahl der I/Os auf einer Stufe: $O(N/M + N/B)$ I/Os
- Über alle Stufen: $O((N/M + N/B) \log(N/M))$ I/Os
- Dies ist gleich $O(N/B(1 + \log(N/B)))$

denn: $N/M \leq N/B$

24

Externer Merge-Sort

2. Verbesserung: Verschmelze statt 2 jeweils $p = M/(2B)$ Runs

- Kopiere die jeweils kleinsten Elemente x_1, \dots, x_p der Runs S_1, \dots, S_p in das Main Memory (Blockzugriff)
- Kopiere das Minimum x_i der Elemente in den Output Run
- Lese das nächste Element von S_i , u.s.w.

24

Externer Merge-Sort

- Kopiere die jeweils kleinsten Elemente x_1, \dots, x_p der Runs S_1, \dots, S_p in das MM (mittels Blockzugriff)
- Kopiere das Minimum x_i der Elemente in den Output Run
- Lese das nächste Elemente von S_i usw
- Verschmelzen der Teilfolgen S_1, \dots, S_p :
 $O(p + (|S_1| + \dots + |S_p|)/B)$ I/Os
- Anzahl der I/Os auf einer Stufe: $O(N/M + N/B)$ I/Os
- Über alle Stufen: $O((N/M + N/B) \log_{M/B}(N/B))$ I/Os
- Dies ist gleich $O(N/B(1 + \log_{M/B}(N/B)))$

25

I/O-Komplexität im EM-Modell

- Einlesen einer Menge von N Elementen benötigt mindestens $\Theta(N/B)$ I/O's
- I/O-Komplexität von HeapSort: $\Theta(N \log N)$ I/O's
- I/O-Komplexität von MergeSort:
 $O(N/B(1 + \log_{M/B}(N/B)))$ I/O's

26

Interne Laufzeit von k -Multiway Merging

- Phase 1: Sortiere N/M Stücke der Länge M :
 $O((N/M) (M \log M)) = O(N \log M)$
- pro Schicht: Verschmelze N Elemente inkl. Minimumsuche: $O(???)$

27

Effiziente Verschmelzung von p Runs?

Intern: Minimumsuche der Keys x_1, \dots, x_p ?

- Naiv: $O(p)$: zu teuer, denn dann würde die Laufzeit der Merge-Phase $O(p N \log_p(N/B))$ sein.
- Lösung: Halte die jeweils kleinsten Elemente x_1, \dots, x_p (mit ihren Blockzugriffspartnern) in einer Priority Queue im Main Memory.
- Laufzeit: DeleteMin: $\log p$, Insert: $\log p$
- Speicherplatz: $B_p = BM/(2B) = M/2$.

28

Interne Laufzeit von k -Multiway Merging

- Phase 1: Sortiere N/M Stücke der Länge M :
 $O((N/M) (M \log M)) = O(N \log M)$
- pro Schicht: Verschmelze N Elemente inkl. Minimumsuche: $O(N \log p)$
- Tiefe des Baumes: $O(\log_p(N/B))$
- Insgesamt: $O((N \log M) + (N \log p) \log_p(N/B)) = O((N \log M) + (N \log(M/B) \log_{M/B}(N/B))) = O(N \log N)$
- Verwende Logarithmus-Gesetz:
 $\log_p a = (\log_2 a) / (\log_2 p)$

29

Externes Sortieren

- **Theorem:** Eine Menge von N Elementen kann mit Hilfe von k -Multiway Merging in interner Zeit $O(N \log N)$ mit $O(N/B(1 + \log_{M/B}(N/B)))$ I/Os sortiert werden.

Man kann zeigen: Dies ist bestmöglich!

30

Zusatz-Literatur für diese VO

freiwillig! bei Interesse:

- U. Meyer, P. Sanders und J. Sibeyn (Eds.), Algorithms for Memory Hierarchies, Advances Lectures, Lecture Notes in Computer Science 2625, Springer 2003:
 - Kapitel 1: P. Sanders: Memory Hierarchies --- Models and Lower Bounds, S. 1-13
 - Kapitel 2: R. Pagh: Basic External Memory Data Structures, S. 14-35
 - Kapitel 3: A. Maheshwari und N. Zeh: A Survey of Techniques for Designing I/O-Efficient Algorithms

32